

	4 ~	401 402		403 40	404 40	405 406		407 408	œ
	J	J	J	J	J	J	J	J	7447
Line_Slot_Credit	100	200	100	200	100	200	100	200	7 442
Cell Slot	0	VCI	0	VC1	0	VC1	0	VC1	7 443
Line_Slot_balance	100	0	100	0	100	0	100	0	444
Cell Spacing	idle	VC1	idle	VC1	idle	VC1	idle	VC1	7 445
ransmitted Cell	idle	idle	idle	idle	idle	idle	idle	idle	7 446
VC-Credit	0	1	1	2	2	3	3	3	

FIG. 4A

100 200 175 150 125 100 200 175 150 125 0 CBR		₹ <u>₹</u>	'	452 453	'	454 455	55 456	6 457	•	458 J	459 460
CBR CBR <td></td> <td>100</td> <td>200</td> <td>175</td> <td>150</td> <td>125</td> <td>100</td> <td>200</td> <td>175</td> <td>150</td> <td>125</td>		100	200	175	150	125	100	200	175	150	125
75 50 25 0 100 75 50 25 200 100 200 100 200 100 200 100 vBR 0 vBR 0 vBR 0 vBR 0 0 100 0 100 0 100 0 100 CBR CBR CBR CBR VBR VBR VBR VBR vBR VBR VBR VBR VBR VBR		0	CBR	CBR	CBR	CBR	0	CBR	CBR	CBR	CBR
VBR 0 100 200 100 200 100 VBR 0 VBR 0 VBR 0 100 100 0 100 0 100 0 100 0 100 CBR CBR CBR CBR CBR CBR CBR CBR UBR VBR VBR VBR VBR VBR Idle UBR CBR CBR VBR VBR VBR Idle UBR VBR VBR VBR VBR Idle UBR UBR VBR VBR Idle UBR UBR UBR UBR UBR UBR UBR UBR UBR UBR UBR UBR UBR UBR UBR UBR UBR UBR UBR UBR UBR UBR UBR UBR UBR UBR UBR UBR UBR UBR UBR UBR <		100	75	50	25	0	100	75	20	25	0
VBR 0 VBR or InRT or		100	200	100	200	100	200	100	200	100	200
CBR		0	VBR -nRT	0	VBR -nRT	0	VBR -nRT	0	VBR -nRT		VBR -nRT
CBR CBR <td></td> <td>100</td> <td>0</td> <td>100</td> <td>0</td> <td>100</td> <td>0</td> <td>100</td> <td>0</td> <td>100</td> <td>0</td>		100	0	100	0	100	0	100	0	100	0
/ vBR / vBR -nRT / vBR -nRT -nRT -nRT -nRT -nRT -nRT 0 0 1 1 1 0+1- 1+0- 1+1- 1+1- 2+0- 1=1 1=1 1=0 0=0		idle	CBR	CBR	CBR	CBR	VBR	CBR	CBR	CBR	CBR
VBR VBR VBR VBR VBR Idle -nRT -nRT -nRT -nRT idle 0 0 0 1 1 1 1 0+1- 1+0- 1+1- 1+0- 0=1 0=0 1=1 1=1 1=0 0=0	-		_		_		-nRT		_		`
-nRT -nRT -nRT -nRT -nRT 140- 0+1- 0+0- 0=0 0=0 1=1 1=0			VBR		VBR				VBR		VBR
CBR CBR CBR -nRT -nRT -nRT -nRT idle 0 0 0 1 1 1 1 1 1 1 1 0+1- 1+0- 1+1- 2+0- 1+1- 1+0- 0+1- 0+0 0=1 0=1 0=2 1=1 1=1 1=0 1=0			-nRT	,	-nRT				-nRT		-nRT
0 0 0 1 1 1 1 1 1 1 1 1 1 0-0-1 0-1 0-1		1	000	900	990	VBR	VBR	VBR	VBR	1	VBR
0 0 0 0 1 1 1 1 1 1 1 1 1 1 1 1 0+0- 0+1-10-11-11-11-11-11-11-11-11-11-11-11-11		 	200	לפט	מפא	-nRT	-nRT	-nRT	-nRT	IUIE	-nRT
0+1 - 1+0 - 1+1 - 2+0 - 1+1 - 1+0 - 0+1 - 0+0 - 0=1 0=1 0=2 1=1 1=1 1=0 1=0 0=0		0	0	0	0	1	1	1	1	1	1
0=1 0=1 0=2 1=1 1=1 1=0 1=0 0=0		C	0+1-		1+1-	2+0-	1+1-	1+0-	0+1-	-0+0	0+1-
		>	0= 1	0= 1	0=2	1=1	1=1	1=0	1=0	0=0	1=0

FIG. 4B

	4	471 472	72 473	3 474	4 475	5 476	6 477	7 478	479	9 480	0
	J	J	J	J	J	J					人481
Line_Slot_Credit	100	200	175	150	125	100	200	175	150	125	7 482
Cell Slot	0	CBR	CBR	CBR	CBR	0	CBR	CBR	CBR	CBR	7 483
Line_Slot_balance	100	75	20	25	0	100	22	20	25	0	7 484
Line_Slot_Credit	100	200	100	200	100	200	100	200	100	200	1 405
Cell Slot	0	VBR -nRT	0	VBR -nRT	0	VBR -nRT	0	VBR -nRT	0	VBR -nRT	7 48 486
Line_Slot_balance	100	0	100	0	100	0	100	0	100	0	
Cell Spacing	idle	CBR	CBR	CBR	CBR	VBR -nRT	CBR	CBR	CBR	CBR	7 487
		VBR -nRT		VBR -nRT				VBR -nRT		VBR -nRT	
Peak_Slot_credit	100	200	200	200	200	158	116	200	158	116	7 488
Transmitted Cell	idle	CBR	CBR	CBR	VBR -nRT	VBR -nRT	idie	VBR -nrt	VBR -nRT	idle	7 489 7 490
Peak_Slot_balance	100	200	200	200	58	16	116	58	16	116	491
VC-Credit (VBR-nRT)	0	0+1 - 0= 1	1+0- 0= 1	1+1- 0=2	2+0- 1=1	7+7-	1+0- 0=1	1+1- 1=1	1+0- 1=0	0+1- 0=1	:
						•					

FIG. 4C

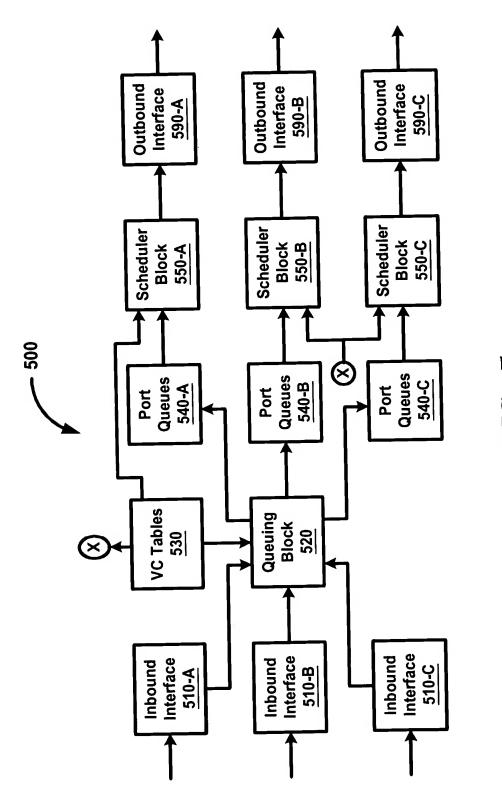


FIG. 5

